

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
Тернопільський національний технічний університет імені Івана Пулюя (Україна)
Національна академія наук України
Університет імені П'єра і Марії Кюрі (Франція)
Маріборський університет (Словенія)
Технічний університет у Кошице (Словаччина)
Вільнюський технічний університет ім. Гедимінаса (Литва)
Шяуляйська державна колегія (Литва)
Жешувський політехнічний університет ім. Лукасевича (Польща)
Білоруський національний технічний університет (Республіка Білорусь)
Міжнародний університет цивільної авіації (Марокко)
Національний університет біоресурсів і природокористування України (Україна)
Наукове товариство ім. Шевченка
ГО «Асоціація випускників Тернопільського національного технічного
університету імені Івана Пулюя»

**АКТУАЛЬНІ ЗАДАЧІ
СУЧАСНИХ ТЕХНОЛОГІЙ**
Збірник
тез доповідей
Том III

**VII Міжнародної науково-технічної
конференції молодих учених та студентів**
28-29 листопада 2018 року



**УКРАЇНА
ТЕРНОПІЛЬ – 2018**

УДК 628.93.001

О.І. Масира, І.Р. Козбур

Тернопільський національний технічний університет імені Івана Пулюя, Україна

ПІДВИЩЕННЯ ТОЧНОСТІ АНАЛОГОВО-ЦИФРОВИХ ПЕРЕТВОРЮВАЧІВ У СИСТЕМАХ ОБЛІКУ ЕЛЕКТРОЕНЕРГІЇ

O.I. Masyra, I.R. Kozbur

ENHANCEMENT OF ACCURACY OF ANALOG-DIGITAL CONVERTERS IN ELECTRICITY ACCOUNTING SYSTEMS

Проблема обліку спожитої електричної енергії та контролю її якості завжди була актуальною. Це пов'язано з тим, що використання сучасного технологічного (верстати з ЧПУ й автоматизовані системи керування) та інформаційного обладнання (персональні комп'ютери, мережі й засоби зв'язку) приводить до збільшення споживання електричної енергії та підвищення вимог до її якості. На ринку існує велика кількість пристрій, що дозволяють проводити облік та контролювати якість електроенергії. Серед усього цього різноманіття можна виділити як окремі пристрій, так і цілі системи обліку та контролю якості електроенергії. Сучасні системи, у більшості випадків, розроблені на базі спеціалізованих цифрових контролерів, які у своїй основі містять аналогово-цифрові перетворювачі (АЦП). Тому важливо в сучасних системах обліку та контролю якості електроенергії вирішувати наступні задачі:

- підвищення точності аналогово-цифрових перетворювачів електроенергії;
- підвищення точності АЦП у системах контролю показників якості електроенергії;
- побудова засобів вимірювань факторів інтегральної напруги з покращеними метрологічними характеристиками.

Основні аналітичні залежності аналогово-цифрових перетворювачів електроенергії (АЦПЕ) представлені наступними виразами.

Частотний вихідний сигнал ПНЧ (перетворювач напруга–частота), що є пропорційним потужності навантаження (P), –

$$P = K_{nn} K_{an} K_{nnc} U_{uu} U_{\delta},$$

де K_{nn} – коефіцієнт передачі перемикача полярності вхідного блоку; K_{an} – коефіцієнт перетворення аналогового перемножувача; K_{nnc} – коефіцієнт перетворення ПНЧ; U_{uu} – напруга на вихіді шунта вхідного блоку, що рівна добуткові струму мережі (I) на опір (R_{uu}) шунта $U_{uu} = IR_{uu}$; U_{δ} – напруга на виході дільника напруги вхідного блоку, що рівна добуткові напруги мережі (U) на коефіцієнт ділення (K_{δ}) дільника напруги $U_{\delta} = UK_{\delta}$.

Вихідний сигнал АПЧМ (F) рівний $F = K_{apcm} U_{ex1} U_{ex2}$, де U_{ex1} і U_{ex2} – відповідно сигнали на першому і другому входах АПЧМ, K_{apcm} – коефіцієнт перетворення АПЧМ.

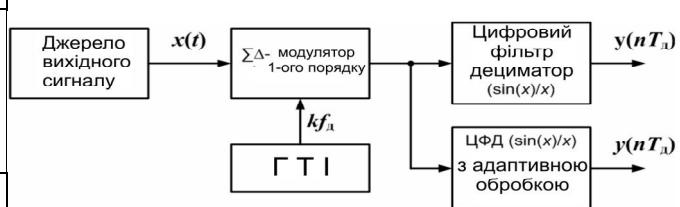
Частотний вихідний сигнал АПЧМ, що є пропорційним активній потужності навантаження (P), підводиться до елемента порівняння ЕП, на виході якого утворюється число-імпульсний код, значення якого N пропорційне кількості спожитої електроенергії, – $N = FT_i$, де T_i – час інтегрування, тобто час, протягом якого через АЦПЕ протікає споживана енергія.

Відповідно вихідний сигнал АЦПЕ, пропорційний спожитій електроенергії, становитиме $N = U_{uu} U_{\delta} K_{apcm} K_{bn}^2 T_i$, а результат виміру спожитої електроенергії N

визначатиметься як $N = F/K_{\partial_4} \cdot T_s$, $N_k = FT_k$, $N_k = N$, $T_k = T_s/K_{\partial_4}$, де F – частота повторення імпульсів на виході ПНЧ; K_{∂_4} – коефіцієнт ділення подільника частоти ДЧ; T_s – час виміру, T_k – час виміру контрольним АЦПЕ.

З метою підвищення точності та покращення експлуатаційних характеристик компенсаційного перетворювача напруга-струм, на базі проведеного аналізу сучасної елементної бази, рекомендовано у якості АЦПЕ використовувати ΣΔ-АЦП (сігмадельта АЦП) фірми Analog Devices. Основні характеристики ΣΔ-АЦП та структурна схема представлено на рис.1.

Модель АЦП	Характеристики
AD7791	Ефективна роздільна здатність: 22 біта, при частоті 9,5 Гц 20 біт, при частоті 33,3 Гц 18 біт, при частоті 120 Гц
AD7195	Ефективна роздільна здатність: 24 біта, при частоті 4,7 Гц 20 біт, при частоті 4,8 кГц
AD7765	Динамічний діапазон: 115 дБ, при частоті 78 кГц 112 дБ, при частоті 156 кГц
ADS1274	Відношення сигнал/шум: 111 дБ, при частоті 52 кГц 106 дБ, при частоті 144 кГц



$x(t)$ – вхідний аналоговий сигнал; k – коефіцієнт передискретизації; f_d , T_d – частота й період дискретизації вхідного сигналу; $y(nT_d)$ – вихідний код перетворювача.

Рисунок. 1. Структурна схема ΣΔ-АЦП та залежності точності від частоти перетворення

Проведений аналіз показав, що для підвищення точності вимірювальної інформації можуть бути використані вже застосовувані ΣΔ-АЦП разом з методами адаптивної обробки. Адаптивна обробка здійснюється в цифровому виді, що не вимагає зміни аналогової частини ΣΔ-АЦП (структурі модулятора, вхідних підсилювачів, джерел опорних напруг і т.д.), і може виконуватися цифровим процесором, що є обов'язковою складовою будь-якого ΣΔ-перетворювача.

Таким чином, при проектуванні систем обліку спожитої енергії та контролю її якості підвищення точності перетворених даних можливе за рахунок використання ΣΔ-АЦП більш високого класу точності. Однак дане рішення може привести до збільшення кінцевої вартості, до того ж, більшість високоточних АЦП, представлених сьогодні на ринку, не задовільняють рішенню поставленого завдання по швидкодії. Альтернативою може служити використання алгоритмів адаптивної обробки в застосовуваних ΣΔ-перетворювачах, що забезпечують необхідну швидкодію.

Література.

1. W. Kester. ADC Architectures III: Sigma-Delta ADC Basics. Analog Devices, MT-022 Tutorial. // www.analog.com/static/imported-files/tutorials/MT-022.pdf

2. Вопросы повышения точности АЦП в системах контроля показателей качества электроэнергии / А. М.Иоффе, А. В. Куц, М. Л. Куц, К. Пискаев. // Молодой учёный. №12, т.1. Москва.– 2011. – С. 24–27.